

Client _____ Event _____ Date _____ Director _____

PXM 1 (XMIT 1)	PXM 2 (XMIT 2)	PXM 11 (CAM 1)	PXM 12 (CAM 2)	PXM 21 (CAM 3)	PXM 22 (CAM 4)	PXM 31 (RTR 21)	PXM 32 (RTR 22)	PXM 41 (RTR 23)	PXM 42 (RTR 24)		
PXM 3 (CHY 1)	PXM 4 (CHY 2)	Clock		PXM 23 (PGM/PVW)		PXM 33 (PGM/PVW)		PXM 43 (SS 1/A)	PXM 44 (SS 2/B)		
		PMX 13 (PVW)						PXM 45 (CHY 1)	PXM 46 (CHY 2)		
PXM 5 (SS EDIT)	PXM 6 (SS 1/A)	1 A	2 A	3 A	4 A	PXM 27 (CAM 1)	PXM 28 (CAM 2)	PXM 37 (CAM 3)	PXM 38 (CAM 4)	PXM 47 (VTR 21)	PXM 48 (VTR 22)
PXM 7 ME 1	PXM 8 ME 2	1 B	2 B	3 B	4 B						
PXM 9 (FFA)	PXM 10 (FFB)	PXM 19 (DVE OUT) A-53		PXM 20 (DVEOUS)	PXM 29 (CAM 5)	PMX 30 (CAM 6)	PXM 39 (CAM 7)	PXM 40 (CAM 8)	PXM 49 (VTR 23)	PXM 50 (VTR 24)	

Switcher Inputs

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
CAM 1	CAM 2	CAM 3	CAM 4	CAM 5	CAM 6	CAM 7	CAM 8	OPEN	OPEN	VT 21	VT 22	VT 23	VT 24	VT 25 EVS-A	INF 1
17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32
INF 1 KEY	INF 2	INF 2 KEY	DVE A-53	DVE KEY A-53	SS A	SS B	BARS	FF A	FF B	BUG	BUG Key		DVEOUS	DVEOUS Key	EVS "B"

- ⇒ Return # 1 is fed by PGM
- ⇒ Return # 2 is PVW
- ⇒ Patch feeds SS
- ⇒ AUX 1A DVEOUS
- ⇒ AUX 1B DVEOUS
- ⇒ AUX 2A DVEOUS
- ⇒ AUX 2B DVEOUS
- ⇒ AUX 3A - DVEOUS 5
- ⇒ AUX 3B - DVEOUS 6
- ⇒ AUX 4A - DVEOUS 7
- ⇒ AUX 4B - DVEOUS 8
- ⇒ Audio Routes GPI 1-3